

Pedro Castillo Pineda & Asociados
ABOGADOS

SUPERINTENDENCIA DE INDUSTRIA Y COMERCIO

División de Nuevas Creaciones

E. S. D.

SUPERINDUSTRIA Y COMERCIO
Radicación : 02064854 C/2384 Folios: 2
Fecha (GIR): 2026-01-16 16:35:23
Trámite : 002 PATENTES D 1 REGISTRO/ 444 RESPUESTA
Dependencia: 2020 DIVISION DE NUEVAS CREACIONES

Ref: EXPEDIENTE N° 02-064854

Solicitud de patente a nombre de

HUGHES ELECTRONICS CORPORATION

Me refiero al Oficio N° 09712 del 20 de Octubre de 2005, contentivo del Concepto Técnico N° 1605 que en principio sugiere que el objeto de la presente solicitud no es patentable de acuerdo con lo dispuesto por los artículos 15, literal e); 21 y 30 de la Decisión 486 de la Comisión de la Comunidad Andina.

Inicialmente los solicitantes cancelan las Reivindicaciones 6 a 9 originalmente presentadas y agregar un nuevo pliego Reivindicatorio numerado de 1 a 5 y al mismo tiempo hacen las siguientes observaciones con respecto al concepto técnico aludido:

Contribución al Estado de la Tecnología

Aunque existen sistemas para la inserción de paquetes de datos auxiliares, usualmente los sistemas existentes permiten a un operador insertar paquetes de datos, basado en parámetros tales como la velocidad del flujo de bits del canal propuesto para inserción. En la práctica, sin embargo, la velocidad en bits del flujo de datos no es constante y, a menudo, cambiará junto con el número de canales en un flujo de bits. Asimismo, donde el objetivo es la inserción de paquetes de datos junto con un archivo de datos multiplexados, puede conocerse la velocidad en bits agregada, pero se desconoce la velocidad de cada canal de servicio individual. Estos problemas se abordaron en el arte previo suministrando información adicional al operador para la inserción de paquetes de datos.

La presente invención aborda este problema al proporcionar una metodología para la inserción automática, en tiempo real, de paquetes de datos, sin la necesidad de parámetros adicionales. La presente invención ofrece una determinación de velocidad en bits del canal y una inserción óptima de paquetes de datos y, por consiguiente, afronta cualquier variación en la velocidad del flujo de bits sin la necesidad de parámetros adicionales.

Pedro Castillo Pineda & Asociados
ABOGADOS

Enumeración de Secuencias Lógicas

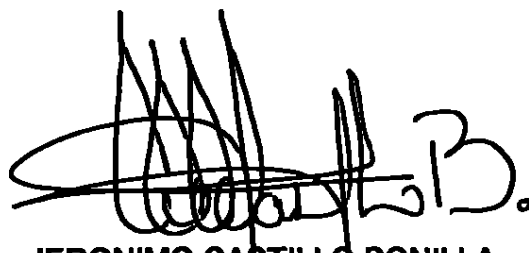
Las reivindicaciones de método 1 y 2 describen métodos novedosos para la inserción de paquetes de datos en flujos de bits de canal operativo. Los paquetes de datos transforman el flujo de bits para utilización por el usuario final del flujo de bits apropiado. La metodología expuesta en las reivindicaciones 1 y 2 no es simplemente una secuencia lógica realizada en un vacío. Los pasos se dirigen a paquetes de datos físicos que se insertan en el flujo de bits por medidas de seguridad, principalmente para restringir o permitir el acceso a flujos de bits del canal, basado en parámetros de suscriptores, asociados con los usuarios finales. Sin la inserción de los paquetes de datos, la forma física de un flujo de bits permanecería invariable y, por lo tanto, permitiría a cualquier usuario final la accesibilidad a los canales múltiples, independientemente de los parámetros de suscripción. La presente invención posibilita a la programadora de la red transformar los flujos de bits del canal en tiempo real, basada en las preferencias televisivas.

Concisión de las Reivindicaciones y Programas de Computador

Las reivindicaciones 6 a 9 se han cancelado sin prejuicio. Tal cancelación deja así sin piso los comentarios con respecto a la concisión de las reivindicaciones y descripciones prohibidas de programas de computador. En vista de esta cancelación de las reivindicaciones 6 a 9, los comentarios concernientes a la concisión de las reivindicaciones y programas de computador son ahora debatibles.

En los términos anteriores doy respuesta al concepto técnico 1605, del que comedidamente solicito su reconsideración.

Atentamente,



JERONIMO CASTILLO BONILLA
C.C. 79.462.057 Bogotá
T.P. 104167 C.S. Judicatura