

SUPERINTENDENCIA DE INDUSTRIA Y COMERCIO



No. 13-159489- -00008-0000

Fecha: 2014-10-02 15:23:13 Dep. 2020 DIR.NUEVASCR
Tra. 11 PATENTEIYII Eve: 378 FASENACIONALI
Act. 608 MODIFICASOLICIT Folios: 8DIRECCION DE NUEVAS CREACIONES
MODIFICACIONES Y/O CORRECCIONES

1. Identificación del solicitante

- ☐ Error Material ☒ Modificación a una solicitud
- ☒ Patente de Invención
- ☐ Patente de Modelo de Utilidad
- ☐ Registro de Diseño Industrial
- ☐ Esquema de Trazado de Circuitos Integrados

2. Datos del solicitante

Persona Natural ☐ Persona Jurídica ☒SONY CORPORATION

Nombre o Denominación / Nombre social

Nombre representante legal

Tipo de empresa Micro ☐ Pequeña ☐ Mediana ☐ Otra ☐Documento de identificación: ☐ C.C. ☐ C.E. ☐ NIT ☐ Otro Número _____

Nacionalidad/Pais de constitución	Dirección del titular	Ciudad
JAPÓN	1-7-1 Konan, Minato-ku	Tokyo 1080075
Dirección electrónica	No. Fax	Número telefónico

☐ Autorizo expresamente a la Superintendencia de Industria y Comercio para que todas las comunicaciones sean enviadas a través de la dirección de correo electrónico

3. Datos del representante o apoderado

MARGARITA CASTELLANOS ABONDANO 39.779.654 de Bogotá 70.819 de C.S.J.
Apellidos y Nombre Documento de Identificación Tarjeta Profesional

Dirección del representante		Ciudad
Calle 94 A No. 7 A - 09		Bogotá
Dirección electrónica	No. Fax	Número telefónico
sic@castellanosyco.co	7 550158	7 560770

En caso de haber presentado poder general para asuntos que se adelanten ante la Delegatura de Propiedad Industrial, sírvase indicar el número de su radicación.

4. Datos del trámite

Corrección:

Expediente No. 13 159489

Aparece _____

Debe ser _____

Modificación

☒

Modificación al capítulo reivindicatorio

Se presenta un nuevo capítulo reivindicatorio conformado por quince (15) reivindicaciones, en donde se han modificado las reivindicaciones 1 a 7 y 15 de conformidad con la patente equivalente de Estados Unidos US 8,737,751.

☐

Modificación al capítulo descriptivo

☐

Modificación al resumen

☐

Modificación a los dibujos

☐

Modificación al solicitante

5. Anexos

☒

Comprobante de pago No. 14-0075783 de Julio 18 de 2014, correspondiente a la tasa para la presentación de la corrección y/o modificación.

☒

Nuevo capítulo reivindicatorio

☐

Copia de la solicitud y sus anexos en formato magnético

6. Firma

MARGARITA CASTELLANOS ABONDANO
Nombre y Apellidos

Margarita Castellanos
Firma

39.779.654 de Bogotá - 70.819 C.S.J.
C.C. T.P.

SUPERINTENDENCIA DE INDUSTRIA Y COMERCIO

NIT : 800.176.089-2

-/-



Industria y Comercio
SUPERINTENDENCIA

RECIBO DE CAJA

No. 14 - 0075783

Bogotá D.C., Julio 18 de 2014 - 11:58:09

RECIBIDO DE : CASTELLANOS Y Y CO

NI 800.174.641

RE

*** Soporte del Pago ***

TIPO PAGO	BANCO	CUENTA	No. PAGO	FECHA PAGO	VR PAGO
RECIBO DE CA	999999999	21867	26/02/2014		773.000.00
RECIBO DE CA	999999999	55499	27/05/2014		3.000.00

*** Conceptos Pagados ***

CANT. RENTISTICO	CONCEPTO	Vr.UNDITARIO	Vr.CONCEPTO
1 50005-01-03 CAMBIO DE MODALIDAD Y MODIFICACIONES EN CREACION CORRECCION A SOLICITUD EN TRAMITE / MODIFICA		128.000.00	128.000.00
			\$128.000.00

SON: **CIENTO VEINTIOCHO MIL PESOS MONEDA CORRIENTE**

Responsable:

Recibo de Caja Aplicado al Expediente No.

SUPERINTENDENCIA DE INDUSTRIA Y COMERCIO



No. 13-159489-00008-0000
Fecha: 2014-10-02 15:23:13 Dep. 2020 DIR.NUEVASCR
Tra. 11 PATENTEIYII Eve: 378 FASENACIONALI
Act. 608 MODIFICASOLICIT Folios: 8

Sede Centro: Carrera 13 No. 27 - 00 Pisos 3,4,5 y 10 Bogotá, D.C.- Colombia

Web: www.sic.gov.co e-mail: info@sic.gov.co Conmutador: (571) 5870000 Fax: (571) 5870284 Línea: 018000-910165 Call Center: (571) 6513240

Julio 18 de 2014 - 11:58:10

REIVINDICACIONES MODIFICADAS

CON EL RECURSO DE REPOSICIÓN

1. Un aparato para el procesamiento de imágenes que comprende:
 - un determinador de modo de codificación que determina sobre una unidad de base de codificación, si se ha elegido o no un modo de no compresión como modo de codificación para codificar los datos de imagen, el modo de no compresión es un modo de codificación en el cual los datos de la imagen salen como datos codificados;
 - un decodificador que decodifica, en la base de unidad de codificación, los datos codificados de acuerdo con un modo determinado por el determinador de modo de codificación; y
 - un controlador que controla, en una unidad de codificación para la cual el determinador de modo de codificación ha determinado que se seleccionó un modo de no compresión, la decodificación con una profundidad de bit que especifica un número de bits utilizados para representar los datos de la imagen codificada en el modo de no compresión,en donde la unidad de codificación es formada recursivamente repartiendo una unidad de codificación más grande en unidades de codificación más pequeñas como particiones de bloque.
2. El aparato de procesamiento de imágenes de acuerdo con la reivindicación 1, en donde
 - el controlador además realiza el control, sobre la unidad de codificación para la cual el determinador de modo de codificación ha determinado que se ha seleccionado un modo de no compresión, para saltar el procesamiento del cambio de un valor del bit de profundidad.
3. El aparato de procesamiento de imágenes de acuerdo con la reivindicación 1, en donde el determinador del modo de codificación determina si se ha seleccionado un modo de no compresión, sobre la base de identificar información

que indica si se ha seleccionado o no un modo de no compresión sobre la base de unidad de codificación.

4. El aparato de procesamiento de imágenes de acuerdo con la reivindicación 1, que comprende además:

un demultiplexador que demultiplexa una señal desmodulada en datos de audio y datos de video.

5. El aparato para procesamiento de imágenes de acuerdo con la reivindicación 4, que comprende además:

una unidad de desmodulación que desmodula una señal recibida y envía la señal desmodulada al demultiplexador.

6. El aparato para procesamiento de imágenes de acuerdo con la reivindicación 5, que comprende además:

un convertidor de visualización que codifica la salida de datos descodificada del decodificador, en datos de video que tienen un formato predefinido, y convierte un tamaño de pantalla de los datos de video en un tamaño que corresponde al tamaño del monitor.

7. El aparato para procesamiento de imágenes de acuerdo con la reivindicación 6, que comprende además:

un controlador de visualización que superpone una señal de visualización en pantalla (OSD) sobre los datos de video que salen del convertidor de visualización.

8. Un método de procesamiento de imágenes para un aparato de procesamiento de imágenes, que comprende:

determinar, en base a una unidad de codificación, si se ha seleccionado un modo de no compresión como modo de codificación para codificar datos de imagen, el modo de no compresión es un modo de codificación en el cual los datos de imagen salen como datos codificados;

decodificar, en base a la unidad de codificación, los datos codificados de acuerdo con un modo determinado; y

controlar, en una unidad de codificación para la cual se ha determinado que se ha seleccionado el modo de no compresión, la decodificación de acuerdo con una profundidad de bit que especifica el número de bits utilizados para representar los datos de imagen codificados como el modo de no compresión,

en donde la unidad de codificación es formada por repartir recursivamente una unidad de codificación más grande en unidades de codificación más pequeñas como partición de bloque.

9. El método de procesamiento de imágenes de acuerdo con la reivindicación 8, que comprende además:

realizar un control, en la unidad de codificación para la cual el determinador de modo de codificación ha determinado que se ha seleccionado un modo de no compresión, para saltarse el proceso de cambiar un valor de la profundidad de bit.

10. El método de procesamiento de imágenes de acuerdo con la reivindicación 30, en donde la determinación de si se ha seleccionado un modo de no compresión se hace en base a información de identificación que indica si se ha seleccionado un modo de no compresión en base a la unidad de codificación.

11. El método de procesamiento de imágenes de acuerdo con la reivindicación 10, en donde:

la unidad de codificación es formada por separación en unidades de predicción y unidades de transformación.

12. El método de procesamiento de imágenes de acuerdo con la reivindicación 10, que comprende además:

demultiplexar una señal desmodulada en un dato de audio y los datos de video.

13. El método de procesamiento de imágenes de acuerdo con la reivindicación 12, que comprende además:

codificar los datos decodificados en datos de video que tienen un formato predeterminado y convertir un tamaño de pantalla de los datos de video en un tamaño que corresponde a un tamaño del monitor.

14. El método de procesamiento de imágenes de acuerdo con la reivindicación 13, que comprende además:

superponer una señal de visualización en pantalla (OSD) sobre los datos de video.

15. El aparato de procesamiento de imágenes de acuerdo con la reivindicación 1, en donde:

la unidad de codificación es formada por separación en unidades de predicción y unidades de transformación.



US008737751B2

(12) **United States Patent**
Sato

(10) **Patent No.:** US 8,737,751 B2
(45) **Date of Patent:** May 27, 2014

(54) **IMAGE PROCESSING APPARATUS AND METHOD**

(71) Applicant: Sony Corporation, Tokyo (JP)

(72) Inventor: Kazushi Sato, Kanagawa (JP)

(73) Assignee: Sony Corporation, Tokyo (JP)

(*) Notice: Subject to any disclaimer, the term of this patent is extended or adjusted under 35 U.S.C. 154(b) by 0 days.

(21) Appl. No.: 13/965,534

(22) Filed: Aug. 13, 2013

(65) **Prior Publication Data**
US 2013/0329783 A1 Dec. 12, 2013

Related U.S. Application Data
(53) Continuation of application No. 13/978,492, filed as application No. PCT/JP2012/050016 on Jan. 4, 2012.

(30) **Foreign Application Priority Data**
Jan. 11, 2011 (JP) P2011-003245

(51) **Int. Cl.**
G06K 9/36 (2006.01)

(52) **U.S. Cl.**
USPC 382/232; 358/518; 358/539; 375/240.12; 382/132; 386/323

(58) **Field of Classification Search**
CPC H04N 2201/33357
See application file for complete search history.

(56) **References Cited**

U.S. PATENT DOCUMENTS

5,335,116 A * 8/1994 Onishi et al. 386/323
5,485,283 A * 1/1996 Kaneko 358/518
5,661,576 A * 8/1997 Kaneko 358/539
2001/0043731 A1 * 11/2001 Ito et al. 382/132
2007/0230572 A1 * 10/2007 Koto et al. 375/240.12

* cited by examiner

Primary Examiner — Tsung-Yin Tsai

(74) *Attorney, Agent, or Firm* — Sherr & Jiang, PLLC

(57) **ABSTRACT**

The present technology relates to an image processing apparatus and method that are capable of enhancing encoding efficiency while suppressing a decrease in the efficiency of encoding processing. The image processing apparatus includes an encoding mode setter that sets, in units of coding units having a hierarchical structure, whether a non-compression mode is to be selected as an encoding mode for encoding image data, the non-compression mode being an encoding mode in which the image data is output as encoded data, and an encoder that encodes the image data in units of the coding units in accordance with a mode set by the encoding mode setter. The present disclosure can be applied to, for example, an image processing apparatus.

16 Claims, 24 Drawing Sheets

