

Resumen

La presente invención corresponde a un método y un circuito para compensar la tensión de offset de circuitos electrónicos, donde el circuito que implementa el método comprende: un comparador dinámico (1); un detector de fase (6) conectado al comparador dinámico (1), el detector de fase (6); una máquina de estados finitos (9) conectado al detector de fase (4), un primer convertidor digital-analógico (12) conectado a una salida de la máquina de estados finitos (9); un segundo convertidor digital-analógico (13) conectado a otra salida (11) de la máquina de estados finitos (9); un bloque de polarización (14) con una primera entrada (15) conectada a la salida del primer convertidor digital-analógico (12) y una segunda entrada (16) conectada a la salida del segundo convertidor digital-analógico (13); donde el bloque de polarización (14) polariza un circuito electrónico (17) y el comparador dinámico (1), el detector de fase (6), y la máquina de estados finitos (9) están conectados a una señal de reloj (3). El método está caracterizado por las etapas: a) conectar un comparador dinámico a la salida del circuito electrónico; b) medir el cambio

en la fase de las salidas del comparador dinámico de la etapa a mediante un detector de fase; c) controlar las señales de salida de una máquina de estados finitos según la salida del detector de fase de la etapa b, la cual puede ser codificada “adelante”, “atrás” o “en fase”; c) convertir la salida de la máquina de estados finitos de la etapa c a una señal analógica mediante dos convertidores digital-analógico; d) conectar la salida de los dos convertidores digital-analógico de la etapa d al terminal de control del bloque de polarización del circuito electrónico; y, e) modificar la corriente de polarización del bloque de polarización del circuito electrónico mediante las señales de la salida de los dos convertidores digitalanalógico conectados en la etapa e.