

RESUMEN

La presente invención corresponde a un trazado de circuito integrado de una celda solar sensibilizada por colorante (DSSC por las siglas en inglés de Dye-Sensitized Solar Cell),
5 que comprende: un primer electrodo (1); una primera capa de material de óxido semiconductor poroso (2) depositado en una de las superficies del primer electrodo (1); un segundo electrodo (3) recubierto de un catalizador (4); una segunda capa de material de óxido semiconductor poroso (5) depositado en una de las superficies del segundo electrodo (3) recubierto de un catalizador (4); una capa de sustancia orgánica (6) que recubre y es
10 absorbida por la primera capa de material de óxido semiconductor poroso (2) y la segunda capa de material de óxido semiconductor poroso (5); una solución electrolítica (7) que penetra la primera capa de material de óxido semiconductor poroso (2) y la segunda capa de material de óxido semiconductor poroso (5) y llena el espacio entre la primera capa de material de óxido semiconductor poroso (2) y la segunda capa de material de óxido semiconductor poroso (5); un sello (8) que une el borde del primer electrodo (1) con el
15 borde del segundo electrodo (3) conteniendo la primera capa de material de óxido semiconductor poroso (2), la segunda capa de material de óxido semiconductor poroso (5), la sustancia orgánica (6), y la solución electrolítica (7).