

RESUMEN DE LA INVENCIÓN

La presente invención describe un circuito de alimentación de histéresis, que comprende: un circuito de entrada (102), un circuito de combinación de conmutadores (104), un circuito de muestreo y control (108), un circuito de retroalimentación (106) y un circuito de salida (110). El circuito de entrada (102) está conectado a un terminal de entrada de alimentación, y rectifica una entrada de alimentación, proporcionando protección de aislamiento para el terminal de entrada. El circuito de combinación de interruptor (104) está conectado al circuito de entrada (102) y se enciende o apaga para controlar la potencia de salida del terminal de salida de la fuente de alimentación. El circuito de muestreo y control (108) muestrea el voltaje de salida y compara el voltaje de salida con el voltaje de referencia, controlando el circuito de combinación del interruptor para que se encienda o apague según el resultado de la comparación. El circuito de realimentación (106) está conectado entre el circuito combinado de conmutación (104) y el circuito de muestreo y control (108). El circuito de combinación de interruptores (104) envía una señal de retroalimentación positiva al circuito de muestreo y control (108) a través del

circuito de retroalimentación (106), causando dicha señal de retroalimentación positiva causa un efecto de histéresis en la acción de comparación de un chip de fuente de alimentación de referencia. El circuito de salida (110) está conectado al circuito de combinación de interruptor (104), filtra la salida de dicho circuito de combinación del interruptor (104) proporciona protección de aislamiento para el terminal de salida, y su salida sirve como una salida de un circuito de alimentación de histéresis.