

RESUMEN DE LA INVENCION

Un chip de divisor óptico incluye un sustrato, configurado con: un orificio de entrada, configurado para recibir primera luz de señal; una unidad de división óptica no uniforme, configurada para dividir la primera luz de señal en al menos segunda luz de señal y tercera luz de señal, donde la potencia óptica de la segunda luz de señal es diferente de la potencia óptica de la tercera luz de señal; un primer orificio de salida, configurado para producir la segunda luz de señal; un grupo de unidades de división óptica uniforme, que incluye al menos una unidad de división óptica uniforme, configurada para dividir la tercera luz de señal en al menos dos canales de luz de señal igual, donde la potencia óptica de los al menos dos canales de luz de señal igual es la misma; y al menos dos segundos orificios de salida, que están en correspondencia uno a uno con los al menos dos canales de luz de señal igual. Cada segundo orificio de salida se configura para producir luz de señal igual correspondiente y puede dividir un haz de luz de señal en luz de señal de al menos dos magnitudes de potencia, donde la luz de señal de una magnitud de potencia puede ser al menos dos haces, mejorando así la viabilidad del chip de divisor óptico.

20

25

30

35