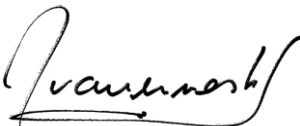


	Espacio reservado para el adhesivo de radicación
---	--

DIRECCIÓN DE NUEVAS CREACIONES
Procedimiento acelerado de exámenes de patente (PPH)

1	NÚMERO DE SOLICITUD ANTE LA SIC NC2020/0001429			
2	GLOBAL - PPH ☐ PAÍS	3	PCT – PPH ☒ PAÍS República de Corea	
4	PROSUR ☐ PAÍS	5	Alianza del Pacifico (AdP) ☐ PAÍS	
6	OFICINA DE PRIMERA PRESENTACIÓN (OPP) ☐	7	OFICINA DE EXAMEN ANTERIOR (OEA) ☐	
8	NÚMERO DE SOLICITUD O PUBLICACIÓN DE LA SOLICITUD (OPP) ☐ NÚMERO DE SOLICITUD EN OFICINA DE EXAMEN ANTERIOR (OEA): ☐ NÚMERO DE SOLICITUD PCT: PCT/CN2017/096911 ☒		1.	
9	☐ REPRESENTANTE LEGAL ☒ APODERADO			
APELLIDOS Cuesta Quintero		NOMBRES Juan Carlos		IDENTIFICACIÓN C.C 79.339.809 T.P. 43.273
DIRECCIÓN Calle 72 No. 10-07 Oficina 603		No. TELÉFONO 2113097		
CIUDAD Bogotá D.C.		CORREO ELECTRÓNICO juancuesta@cuestalawyer.com		
PAÍS Colombia		No. RADICACIÓN O PROTOCOLO DE PODER GENERAL NC2020/0011529		
10	CONDICIONES PARA ACCEDER A ESTE PROCESO: Trabajo Oficina Coreana de Patentes			
10.1. DATOS DE PRIORIDAD ☐ SI ☒ NO				
1. (33) PAÍS DE ORIGEN		CÓDIGO PAÍS	(31) NÚMERO	(32) FECHA (AAAA/MM/DD)
2.				
10.2. DATOS SOLICITUD INTERNACIONAL PCT ☐ SI ☐ NO				
Solicitud Internacional No.		PCT/CN2017/096911	Fecha	10/08/2017
Publicación Internacional No.		WO2019/028774	Fecha	14/02/2019
*El solicitante presenta una copia de la(s) reivindicación(es) patentable(s) u otorgable(s) de la solicitud de la Oficina de Primera Presentación que profirió el examen de patentabilidad, junto con una traducción al castellano. ☒ SI ☐ NO				
*El solicitante presenta los resultados de búsqueda de la Oficina de Examen Anterior, junto con una traducción al castellano. ☒ SI ☐ NO				
REQUISITOS PARA EL RECONOCIMIENTO DE LOS RESULTADOS DE EXÁMENES DE PATENTABILIDAD EFECTUADOS A SOLICITUDES EXTRANJERAS				
Para que la Superintendencia de Industria y Comercio pueda reconocer los resultados de exámenes de patentabilidad producidos por otras Oficinas de Propiedad Industrial se debe cumplir con las siguientes condiciones:				
(a) Al momento de solicitar el examen de patentabilidad, si el solicitante pide que se reconozcan exámenes de patentabilidad de otras oficinas extranjeras, deberá aportar junto con el pago de la tasa correspondiente, los siguientes anexos:				
(i) Copia de las resoluciones, fallos o decisiones que han sido relevantes para la determinación de la patentabilidad de la(s) solicitud(es) en la Oficina que haya proferido el examen de patentabilidad que contienen reivindicaciones patentables u otorgables que son la base de la petición, y si es del caso, su traducción al castellano. ☒ SI ☐ NO				
(ii) Copia de todas las reivindicaciones determinadas como patentables u otorgables en la Oficina que profirió el examen de patentabilidad y, si es del caso, su traducción al castellano. ☒ SI ☐ NO				
(iii) Copia de los antecedentes, información o documentos citados por el examinador de la Oficina de Primera Presentación del examen de patentabilidad, en las resoluciones, fallos o decisiones correspondientes, incluyendo la literatura no patente. Los documentos de patente deberán presentarse siempre y cuando no estén disponibles para la Superintendencia de Industria y Comercio mediante el simple acceso a bases de datos gratuitas. ☒ SI ☐ NO				
(iv) Una tabla de correspondencias de las reivindicaciones que han sido determinadas como patentables u otorgables en la solicitud de la Oficina que haya proferido el examen de patentabilidad. ☒ SI ☐ NO				
11	FIRMA DEL SOLICITANTE, DEL APODERADO O DEL REPRESENTANTE LEGAL Junto a cada firma, indicar el nombre del firmante y su calidad (si tal calidad no es obvia al leer el petitorio)			
				

10 (iv)	TABLA DE CORRESPONDENCIA DE REIVINDICACIONES		
Reivindicaciones en la solicitud en Colombia		Reivindicaciones otorgables en la solicitud australiana	Comentarios que explican la correspondencia
1. Un método que comprende: recibir, de una estación base, información de versión de redundancia para una unidad de datos; y usar, en función de la información de versión de redundancia recibida, al menos una versión de redundancia desde un conjunto de versiones de redundancia para la transmisión de la unidad de datos a la estación base, en el que el conjunto de versiones de redundancia comprende versiones de redundancia RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de dichas versiones de redundancia en una memoria intermedia usada en codificación de bloque de la unidad de datos, en el que dicha memoria intermedia comprende una primera región que comprende bits de sistema a transmitir y una segunda región que comprende bits de paridad a transmitir, satisfacen uno o más de los siguientes criterios: la separación proporcionada entre la posición de inicio de RV2 y la posición de inicio de RV3 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2; la separación proporcionada entre la posición de inicio de RV1, la posición de inicio de RV2, o la posición de inicio de RV3 y la posición de inicio de una respectiva versión de redundancia consecutiva anterior aumenta; la posición de inicio de RV1, RV2 o RV3 está fuera de una región de bits de sistema de dicha memoria intermedia; y la separación entre la posición de inicio de RV0 y la posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y la separación entre la posición de inicio de RV2 y la posición de inicio de RV3.		1. Un método que comprende: recibir, de una estación base, información de versión de redundancia para una unidad de datos; y usar, en función de la información de versión de redundancia recibida, al menos una versión de redundancia desde un conjunto de versiones de redundancia para la transmisión de la unidad de datos a la estación base, en el que el conjunto de versiones de redundancia comprende versiones de redundancia RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de dichas versiones de redundancia en una memoria intermedia usada en codificación de bloque de la unidad de datos, en el que dicha memoria intermedia comprende una primera región que comprende bits de sistema a transmitir y una segunda región que comprende bits de paridad a transmitir, satisfacen uno o más de los siguientes criterios: la separación proporcionada entre la posición de inicio de RV2 y la posición de inicio de RV3 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2; la separación proporcionada entre la posición de inicio de RV1, la posición de inicio de RV2, o la posición de inicio de RV3 y la posición de inicio de una respectiva versión de redundancia consecutiva anterior aumenta; la posición de inicio de RV1, RV2 o RV3 está fuera de una región de bits de sistema de dicha memoria intermedia; y la separación entre la posición de inicio de RV0 y la posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y la separación entre la posición de inicio de RV2 y la posición de inicio de RV3.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
2. Un método de acuerdo con la reivindicación 1, que comprende además determinar una posición de inicio de bits codificados de una memoria intermedia de acuerdo con una respectiva de dichas versiones de redundancia.		2. Un método de acuerdo con la reivindicación 1, que comprende además determinar una posición de inicio de bits codificados de una memoria intermedia de acuerdo con una respectiva de dichas versiones de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995

3. Un método de acuerdo con la reivindicación 2, que comprende además uno de recibir y provocar la transmisión de los bits codificados de acuerdo con una respectiva de dichas versiones de redundancia.	3. Un método de acuerdo con la reivindicación 2, que comprende además uno de recibir y provocar la transmisión de los bits codificados de acuerdo con una respectiva de dichas versiones de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
4. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se fija la respectiva posición de inicio de las versiones de redundancia en el conjunto de versiones de redundancia.	4. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se fija la respectiva posición de inicio de las versiones de redundancia en el conjunto de versiones de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
5. Un método de acuerdo con la reivindicación 4, en el que el conjunto de versiones de redundancia tiene cuatro versiones de redundancia.	5. Un método de acuerdo con la reivindicación 4, en el que el conjunto de versiones de redundancia tiene cuatro versiones de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
6. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha memoria intermedia es una memoria intermedia circular.	6. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha memoria intermedia es una memoria intermedia circular.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
7. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de índice de versión de redundancia y dependiendo de dicha información de índice de versión de redundancia, usar la al menos una versión de redundancia.	7. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de índice de versión de redundancia y dependiendo de dicha información de índice de versión de redundancia, usar la al menos una versión de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
8. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de configuración para definir un criterio que satisface la al menos una versión de redundancia.	8. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de configuración para definir un criterio que satisface la al menos una versión de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
9. Un método de acuerdo con la reivindicación 8, en el que la información de configuración comprende al menos uno de: tasas de código para generar las posiciones de inicio de versiones de redundancia; y número de retransmisión para generar las posiciones de inicio de versiones de redundancia.	9. Un método de acuerdo con la reivindicación 8, en el que la información de configuración comprende al menos uno de: tasas de código para generar las posiciones de inicio de versiones de redundancia; y número de retransmisión para generar las posiciones de inicio de versiones de redundancia.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
10. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0, RV1 y RV2 se proporcionan en dicha primera región.	10. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0, RV1 y RV2 se proporcionan en dicha primera región.	Reivindicación igual a la presentada en la

		solicitud coreana 10-2020-7006995
11. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV3 se proporciona en la segunda región.	11. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV3 se proporciona en la segunda región.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
12. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se proporcionan dicha RV1, RV2 y RV3 en dicha segunda región.	12. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se proporcionan dicha RV1, RV2 y RV3 en dicha segunda región.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
13. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0 se proporciona en la primera región.	13. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0 se proporciona en la primera región.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
14. Un método de acuerdo con la reivindicación 4, en el que dichas posiciones de inicio fijadas de versiones de redundancia se seleccionan basándose en una posición de inicio de al menos una segunda transmisión posterior a la transmisión con el método de transmisión secuencial.	14. Un método de acuerdo con la reivindicación 4, en el que dichas posiciones de inicio fijadas de versiones de redundancia se seleccionan basándose en una posición de inicio de al menos una segunda transmisión posterior a la transmisión con el método de transmisión secuencial.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
15. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha codificación de bloque comprende codificación de comprobación de paridad de baja densidad.	15. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha codificación de bloque comprende codificación de comprobación de paridad de baja densidad.	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995
16. Un aparato, comprendiendo dicho aparato al menos un procesador, y al menos una memoria que incluye código de programa informático, en el que la al menos una memoria y el código de programa informático están configurados, con el al menos un procesador, para: recibir, de una estación base, información de versión de redundancia para una unidad de datos; y usar, en función de la información de versión de redundancia recibida, al menos una versión de redundancia desde un conjunto de versiones de redundancia para la transmisión de la unidad de datos a la estación base,	16. Un aparato, comprendiendo dicho aparato al menos un procesador, y al menos una memoria que incluye código de programa informático, en el que la al menos una memoria y el código de programa informático están configurados, con el al menos un procesador, para: recibir, de una estación base, información de versión de redundancia para una unidad de datos; y usar, en función de la información de versión de redundancia recibida, al menos una versión de redundancia desde un conjunto de versiones de redundancia para la transmisión de la unidad de datos a la estación base,	Reivindicación igual a la presentada en la solicitud coreana 10-2020-7006995

en el que el conjunto de versiones de redundancia comprende versiones de redundancia RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de dichas versiones de redundancia en una memoria intermedia usada en codificación de bloque de la unidad de datos, en el que dicha memoria intermedia comprende una primera región que comprende bits de sistema a transmitir y una segunda región que comprende bits de paridad a transmitir, satisfacen uno o más de los siguientes criterios: la separación proporcionada entre la posición de inicio de RV2 y la posición de inicio de RV3 es mayor que la separación entre una posición de inicio de RV1 y la posición de inicio de RV2; la separación proporcionada entre la posición de inicio de RV1, la posición de inicio de RV2, o la posición de inicio de RV3 y la posición de inicio de una respectiva versión de redundancia consecutiva anterior aumenta; la posición de inicio de RV1, RV2 o RV3 está fuera de una región de bits de sistema de dicha memoria intermedia; y la separación entre la posición de inicio de RV0 y la posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y la separación entre la posición de inicio de RV2 y la posición de inicio de RV3.	en el que el conjunto de versiones de redundancia comprende versiones de redundancia RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de dichas versiones de redundancia en una memoria intermedia usada en codificación de bloque de la unidad de datos, en el que dicha memoria intermedia comprende una primera región que comprende bits de sistema a transmitir y una segunda región que comprende bits de paridad a transmitir, satisfacen uno o más de los siguientes criterios: la separación proporcionada entre la posición de inicio de RV2 y la posición de inicio de RV3 es mayor que la separación entre una posición de inicio de RV1 y la posición de inicio de RV2; la separación proporcionada entre la posición de inicio de RV1, la posición de inicio de RV2, o la posición de inicio de RV3 y la posición de inicio de una respectiva versión de redundancia consecutiva anterior aumenta; la posición de inicio de RV1, RV2 o RV3 está fuera de una región de bits de sistema de dicha memoria intermedia; y la separación entre la posición de inicio de RV0 y la posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y la separación entre la posición de inicio de RV2 y la posición de inicio de RV3.	
--	--	--

(translation)

LETTERS PATENT

Registration No. : 10-2176388

Registration Date : November 3, 2020

Application No. : 10-2020-7006995

Date of Entry of Korean National Phase : March 10, 2020
(International Filing Date : August 10, 2017)

Term : From November 3, 2020
To August 10, 2037

Title : METHOD AND APPARATUS

Owner(s) : Nokia Technologies Oy

Inventor(s) : SUN, Jingyuan
DU, Dongyang
JIANG, Wei
ZENG, Xiangnian
ZHANG, Yi

* Annuities Due : November 3 each year starting from 2023

* Number of Claims : 16

특허증

CERTIFICATE OF PATENT



특 허

Patent Number

제 10-2176388 호

출원번호

Application Number

제 10-2020-7006995 호

출원일

Filing Date

2020년 03월 10일

등록일

Registration Date

2020년 11월 03일

발명의 명칭 Title of the Invention

방법 및 장치

특허권자 Patentee

노키아 테크놀로지스 오와이

핀란드 02610 에스푸 카라카아리 7

발명자 Inventor

등록사항란에 기재

위의 발명은 「특허법」에 따라 특허등록원부에 등록되었음을 증명합니다.

This is to certify that, in accordance with the Patent Act, a patent for the invention has been registered at the Korean Intellectual Property Office.



특허청

Korean Intellectual
Property Office

2020년 11월 03일

특허청장

COMMISSIONER,
KOREAN INTELLECTUAL PROPERTY OFFICE

김 용 래



QR코드로 현재기준
등록사항을 확인하세요



등 록 사 항

특 허

등록 제 10-2176388 호

Patent Number

발명자 Inventors

순, 징위안

중국 100101 베이징 차오양 디스트릭트 안 후이 베이 리 이 위안 빌딩 넘버 18 403

두, 동양

중국 311203 저지앙 항저우 빈지앙 디스트릭트 엠파이어랜드스케이프 신 청 로드 817 5번 빌딩 1번 셀 3905

지앙, 웨이

중국 310052 저지앙 항저우 빈지앙 디스트릭트 시앙이 로드 넘버 88

정, 시앙니안

중국 311203 저지앙 항저우 빈지앙 디스트릭트 14-2-602 빈원 로드 680

장, 이

중국 102200 베이징 창핑 디스트릭트 리 준 로드 지아 윤 위안 빌딩 27 룸 132

(traducción)

CERTIFICADO DE PATENTE

N.º de registro : 10-2176388

Fecha de registro : 3 de noviembre de 2020

N.º de solicitud : 10-2020-7006995

Fecha de entrada en la fase nacional de Corea : 10 de marzo de 2020
(Fecha de presentación internacional : 10 de agosto de 2017)

Plazo de vigencia : Desde el 3 de noviembre de 2020
: Hasta el 10 de agosto de 2037

Título : MÉTODO Y APARATO

Titular(es) : Nokia Technologies Oy

Inventor(es) : SUN, Jingyuan
DU, Dongyang
JIANG, Wei
ZENG, Xiangnian
ZHANG, Yi

* Vencimiento de anualidades : 3 de noviembre de cada año a partir del 2023

* Número de reivindicaciones : 16

발송번호: 9-5-2020-065875571
발송일자: 2020.09.23.

수신 서울특별시 종로구 사직로8길 39, 세양빌딩 (내자동) 5층(김.장법률사무소)
양영준 귀하(귀중)

03170

YOUR INVENTION PARTNER

특 허 청 특허결정서

출원인	성명	소속	노키아 테크놀로지스 오와이 (특허고객번호: 520150079753)
대리인	성명	소속	양영준 외 2 명 서울특별시 종로구 사직로8길 39, 세양빌딩 (내자동) 5층(김.장법률사무소)
발명자	성명	소속	순, 징위안 중국 100101 베이징 차오양 디스트릭트 안 후이 베이 리 이 위안 빌딩 넘버 18 403
발명자	성명	소속	두, 동양 중국 311203 저지양 항저우 빈지양 디스트릭트 엠파이어랜드스케이프 신청 로드 817 5번 빌딩 1번 셀 3905
발명자	성명	소속	지양, 웨이 중국 310052 저지양 항저우 빈지양 디스트릭트 시안이 로드 넘버 88
발명자	성명	소속	정, 시양니안 중국 311203 저지양 항저우 빈지양 디스트릭트 14-2-602 빈원 로드 680
발명자	성명	소속	장, 이 중국 102200 베이징 창핑 디스트릭트 리 준 로드 지아 윤 위안 빌딩 27 룸 132
출원번호	호	10-2020-7006995	
발명의명칭	청구항	방법 및 장치	
청구항	수	16	

이 출원에 대하여 특허법 제66조에 따라 특허결정합니다.
(특허권은 특허료를 납부하여 특허법 제87조에 따라 설정등록을 받음으로써 발생하게 됩니다.)

[특기사항]

이 건 발명의 선출원에 대한 검색은 2020.09.22 까지 출원된 자료를 대상으로 하였으며, 이날 이후 조약우선권 주장을 통해 진입하는 출원에 의한 특허법 제29조제3항 및 제4항 또는 제36조제1항 내지 제3항 위반 여부는 판단하지 아니하였습니다. 끝.

[참고문헌]

1. KR1020100031575 A

2. KR1020150091444 A
3. KR1020090076785 A
4. KR1020100057918 A

2020.09.23.

특허청

전기통신기술심사국

전자부품심사과

심사관 조춘근

조춘근 

<< 안내 >>

【 등록료 납부, 전자등록증 발급 서비스 개시, 특허기술상신청 안내 및 등록공보 확인 등 】

1. 등록료 납부안내
 - o 특허료 납부예정금액(1~3년차분) : 669,000 원(1~3년차분을 정상납부기간내에 납부하는 경우), 334,500 원(50% 감면대상자인 경우), 200,700 원(70% 감면대상자인 경우)
 - o 특허료의 정상납부기간을 경과하여 추가납부하거나, 특허료납부기간 중 특허료의 변경요인이 있을 때에는 위 납부금액이 달라질 수 있습니다.
 - o 자세한 안내는 아래의 첨부파일(특허료 납부 안내)을 참조하시기 바랍니다.
 2. 출원인은 이 특허결정서를 송달받은 날로부터 3개월 이내의 기간(다만, 특허법 제79조에 따른 설정등록을 받으려는 날이 3개월보다 짧은 경우에는 그 날까지의 기간)에 분할출원을 할 수 있습니다.
 3. 2018. 7. 1. 설정 등록부터 전자등록증 발급이 시행되었습니다. 특허로(<http://www.patent.go.kr>)에서 「전자등록증 신청」을 사전에 하거나, 납부서(특허권 등의 등록령 시행규칙 서식 제25호)에 등록증 수령 방법을 전자문서 수령으로 선택하면 「전자등록증 수신함」을 통해 전자등록증 파일을 내려 받을 수 있습니다. 만약, 전자등록증을 사전에 신청하지 않고 동봉된 납입고지서로 설정등록료를 납부하면 기존과 동일하게 서면 등록증으로 발급됩니다.
 4. 내국인은 매년 2월, 8월경 특허기술상 홈페이지(<http://www.patent.go.kr/jsp/kiponet/mp/patentprize/index.htm>)에 공지된 신청기간에 아래 요건을 만족하는 발명(고안)에 대해 특허기술상을 신청하실 수 있습니다.
 - o 신청기준일(상반기의 경우 매년 2월 1일, 하반기의 경우 매년 8월 1일)로부터 5년 이내에 설정등록된 발명(고안)
 - o 특허발명을 실시하기 위하여 「약사법」 또는 「농약관리법」에 따라 허가를 받거나 등록 등을 하여야 하고, 그 허가 또는 등록 등을 위하여 유효성·안전성 등의 시험이 필요한 발명으로서 신청기준일로부터 5년 이내에 제품을 출시하여 매출이 발생한 발명
 5. 출원인은 설정등록일로부터 3개월 이내에(다만, '12.3.15. 이후의 출원이고, 특허권의 설정등록이 특허출원일로부터 4년과 출원심사 청구일로부터 3년 중 늦은 날보다 지연된 경우에 한 함) 등록지연에 따른 특허권의 존속기간의 연장등록출원을 할 수 있습니다.
- ※ 등록공보는 등록수수료를 납부하신 후 7일 전후로 특허청 홈페이지(특허마당→인터넷공보)에서 확인하실 수 있습니다. 다만 심사관의 직권 보정사항이 있으면 평균 등록일로부터 약 30일 정도 더 소요될 수 있습니다.
- ※ 「특허로」 고객센터에서 알람서비스를 신청하시면 담당 심사관 지정 알람, 마감기한 알람 등 각종 민원처리 사항을 이메일과 휴대폰(SMS)으로 받아 보실 수 있습니다.
- ※ 특허청 국제지식재산연수원에서는 전 국민을 대상으로 지식재산 인식제고를 위해 무료 온라인 교육서비스(www.ipacademy.net)를 제공하고 있으니 많은 이용 바랍니다.
- ※ 위에서 안내한 후속 절차 또는 신청 서식 등에 관한 사항은 특허고객상담센터 ☎1544-8080로, 이 통지서 결정 내용에 대한 사항은 특허청 ☎042-481-8482(담당심사관 조춘근)로 문의하시기 바랍니다.
- ※ 특허청 및 특허청 직원은 법령에서 정한 법정 수수료 외에 출원인 또는 대리인으로부터 일체의 금품·향응 및 편의제공을 요구하거나 받지 않습니다. 이러한 요구나 사례를 인지 또는 목격하였을 경우, 특허청 홈페이지(<http://www.kipo.go.kr>) 공직비리신고센터(특허청-민원/참여-국민신고-공직비리신고센터)로 신고하여 주시기 바랍니다.
- ※ (특허청) 우 35208 대전광역시 서구 청사로 189, 4동 (둔산동, 정부대전청사)

국민의 소중한 지식재산, 특허청 특별사법경찰이 책임지고 지키겠습니다!

1
REIVINDICACIONES

1. Un método que comprende:

recibir, de una estación base, información de versión de
5 redundancia para una unidad de datos; y

usar, en función de la información de versión de
redundancia recibida, al menos una versión de redundancia desde
un conjunto de versiones de redundancia para la transmisión de
la unidad de datos a la estación base, en el que el conjunto

10 de versiones de redundancia comprende versiones de redundancia
RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de
dichas versiones de redundancia en una memoria intermedia usada
en codificación de bloque de la unidad de datos, en el que
dicha memoria intermedia comprende una primera región que
15 comprende bits de sistema a transmitir y una segunda región
que comprende bits de paridad a transmitir, satisfacen uno o
más de los siguientes criterios:

la separación proporcionada entre la posición de inicio
de RV2 y la posición de inicio de RV3 es mayor que la separación
20 entre la posición de inicio de RV1 y la posición de inicio de
RV2;

la separación proporcionada entre la posición de inicio
de RV1, la posición de inicio de RV2, o la posición de inicio
de RV3 y la posición de inicio de una respectiva versión de
25 redundancia consecutiva anterior aumenta;

la posición de inicio de RV1, RV2 o RV3 está fuera de una
región de bits de sistema de dicha memoria intermedia; y

la separación entre la posición de inicio de RV0 y la
posición de inicio de RV1 es mayor que la separación entre la
30 posición de inicio de RV1 y la posición de inicio de RV2, y la
separación entre la posición de inicio de RV2 y la posición de

inicio de RV3.

2. Un método de acuerdo con la reivindicación 1, que comprende además determinar una posición de inicio de bits
5 codificados de una memoria intermedia de acuerdo con una respectiva de dichas versiones de redundancia.

3. Un método de acuerdo con la reivindicación 2, que comprende además uno de recibir y provocar la transmisión de
10 los bits codificados de acuerdo con una respectiva de dichas versiones de redundancia.

4. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se fija la respectiva posición
15 de inicio de las versiones de redundancia en el conjunto de versiones de redundancia.

5. Un método de acuerdo con la reivindicación 4, en el que el conjunto de versiones de redundancia tiene cuatro versiones
20 de redundancia.

6. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha memoria intermedia es una memoria intermedia circular.

25

7. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de índice de versión de redundancia y dependiendo de dicha información de índice de versión de redundancia, usar la al
30 menos una versión de redundancia.

8. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de configuración para definir un criterio que satisface la al menos una versión de redundancia.

5

9. Un método de acuerdo con la reivindicación 8, en el que la información de configuración comprende al menos uno de:

tasas de código para generar las posiciones de inicio de versiones de redundancia; y número de retransmisión para

10 generar las posiciones de inicio de versiones de redundancia.

10. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0, RV1 y RV2 se proporcionan en dicha primera región.

15

11. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV3 se proporciona en la segunda región.

20 12. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se proporcionan dicha RV1, RV2 y RV3 en dicha segunda región.

13. Un método de acuerdo con cualquiera de las
25 reivindicaciones 1-3, en el que dicha RV0 se proporciona en la primera región.

14. Un método de acuerdo con la reivindicación 4, en el que dichas posiciones de inicio fijadas de versiones de redundancia
30 se seleccionan basándose en una posición de inicio de al menos una segunda transmisión posterior a la transmisión con el

método de transmisión secuencial.

15. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha codificación de bloque
5 comprende codificación de comprobación de paridad de baja densidad.

16. Un aparato, comprendiendo dicho aparato al menos un procesador, y al menos una memoria que incluye código de
10 programa informático, en el que la al menos una memoria y el código de programa informático están configurados, con el al menos un procesador, para:

recibir, de una estación base, información de versión de redundancia para una unidad de datos; y

15 usar, en función de la información de versión de redundancia recibida, al menos una versión de redundancia desde un conjunto de versiones de redundancia para la transmisión de la unidad de datos a la estación base,

en el que el conjunto de versiones de redundancia
20 comprende versiones de redundancia RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de dichas versiones de redundancia en una memoria intermedia usada en codificación de bloque de la unidad de datos, en el que dicha memoria intermedia comprende una primera región que comprende bits de sistema a
25 transmitir y una segunda región que comprende bits de paridad a transmitir, satisfacen uno o más de los siguientes criterios:

la separación proporcionada entre la posición de inicio de RV2 y la posición de inicio de RV3 es mayor que la separación entre una posición de inicio de RV1 y la posición de inicio de
30 RV2;

la separación proporcionada entre la posición de inicio

de RV1, la posición de inicio de RV2, o la posición de inicio de RV3 y la posición de inicio de una respectiva versión de redundancia consecutiva anterior aumenta;

la posición de inicio de RV1, RV2 o RV3 está fuera de una
5 región de bits de sistema de dicha memoria intermedia; y

la separación entre la posición de inicio de RV0 y la posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y la separación entre la posición de inicio de RV2 y la posición de
10 inicio de RV3.