

1
REIVINDICACIONES

1. Un método que comprende:

recibir, de una estación base, información de versión de
5 redundancia para una unidad de datos; y

seleccionar, en función de la información de versión de
redundancia recibida, al menos una versión de redundancia desde
un conjunto de versiones de redundancia para la transmisión de
la unidad de datos a la estación base, en el que el conjunto
10 de versiones de redundancia comprende versiones de redundancia
RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de
dichas versiones de redundancia en una memoria intermedia usada
en codificación de bloque de la unidad de datos, en el que
dicha memoria intermedia comprende una primera región que
15 comprende bits de sistema a transmitir y una segunda región
que comprende bits de paridad a transmitir, satisfacen uno o
más de los siguientes criterios:

la separación proporcionada entre la posición de inicio
de RV2 y la posición de inicio de RV3 es mayor que la separación
20 entre la posición de inicio de RV1 y la posición de inicio de
RV2;

la separación entre las respectivas posiciones de inicio
de dichas versiones de redundancia RV0, RV1, RV2, y RV3 aumenta
gradualmente, de tal manera que la separación entre las
25 posiciones de inicio de RV3 y RV2 es mayor que la separación
entre las posiciones de inicio de RV2 y RV1, la cual es a su
vez mayor que la separación entre las posiciones de inicio de
RV1 y RV0;

la posición de inicio de RV1, RV2 o RV3 está en la segunda
30 región de dicha memoria intermedia; y

la separación entre la posición de inicio de RV0 y la

posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y que la separación entre la posición de inicio de RV2 y la posición de inicio de RV3.

5

2. Un método de acuerdo con la reivindicación 1, que comprende además determinar una posición de inicio de bits codificados de una memoria intermedia de acuerdo con una respectiva de dichas versiones de redundancia.

10

3. Un método de acuerdo con la reivindicación 2, que comprende además uno de recibir y provocar la transmisión de los bits codificados de acuerdo con una respectiva de dichas versiones de redundancia.

15

4. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se fija la respectiva posición de inicio de las versiones de redundancia en el conjunto de versiones de redundancia.

20

5. Un método de acuerdo con la reivindicación 4, en el que el conjunto de versiones de redundancia tiene cuatro versiones de redundancia.

25

6. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha memoria intermedia es una memoria intermedia circular.

30

7. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de índice de versión de redundancia y dependiendo de dicha

información de índice de versión de redundancia, usar la al menos una versión de redundancia.

8. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, que comprende además recibir información de configuración para definir un criterio que satisface la al menos una versión de redundancia.

9. Un método de acuerdo con la reivindicación 8, en el que la información de configuración comprende al menos uno de:

tasas de código para generar las posiciones de inicio de versiones de redundancia; y número de retransmisión para generar las posiciones de inicio de versiones de redundancia.

10. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0, RV1 y RV2 se proporcionan en dicha primera región.

11. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV3 se proporciona en la segunda región.

12. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que se proporcionan dicha RV1, RV2 y RV3 en dicha segunda región.

13. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha RV0 se proporciona en la primera región.

30

14. Un método de acuerdo con la reivindicación 4, en el que

dichas posiciones de inicio fijadas de versiones de redundancia se seleccionan basándose en una posición de inicio de al menos una segunda transmisión posterior a la transmisión con el método de transmisión secuencial.

5

15. Un método de acuerdo con cualquiera de las reivindicaciones 1-3, en el que dicha codificación de bloque comprende codificación de comprobación de paridad de baja densidad.

10

16. Un aparato, comprendiendo dicho aparato al menos un procesador, y al menos una memoria que incluye instrucciones ejecutadas por computador, en el que la al menos una memoria y las instrucciones ejecutadas por computador están configuradas, con el al menos un procesador, para:

15

recibir, de una estación base, información de versión de redundancia para una unidad de datos; y

seleccionar, en función de la información de versión de redundancia recibida, al menos una versión de redundancia desde un conjunto de versiones de redundancia para la transmisión de la unidad de datos a la estación base,

20

en el que el conjunto de versiones de redundancia comprende versiones de redundancia RV0, RV1, RV2 y RV3, en el que las posiciones de inicio de dichas versiones de redundancia en una memoria intermedia usada en codificación de bloque de la unidad de datos, en el que dicha memoria intermedia comprende una primera región que comprende bits de sistema a transmitir y una segunda región que comprende bits de paridad a transmitir, satisfacen uno o más de los siguientes criterios:

25

la separación proporcionada entre la posición de inicio de RV2 y la posición de inicio de RV3 es mayor que la separación

30

entre una posición de inicio de RV1 y la posición de inicio de RV2;

la separación entre las respectivas posiciones de inicio de dichas versiones de redundancia RV0, RV1, RV2, y RV3 aumenta gradualmente, de tal manera que la separación entre las posiciones de inicio de RV3 y RV2 es mayor que la separación entre las posiciones de inicio de RV2 y RV1, la cual es a su vez mayor que la separación entre las posiciones de inicio de RV1 y RV0;

la posición de inicio de RV1, RV2 o RV3 está la segunda región de de dicha memoria intermedia; y

la separación entre la posición de inicio de RV0 y la posición de inicio de RV1 es mayor que la separación entre la posición de inicio de RV1 y la posición de inicio de RV2, y que la separación entre la posición de inicio de RV2 y la posición de inicio de RV3.