

REIVINDICACIONES

Lo que se reivindica es:

1. Un procesador de banda base de un equipo de usuario (UE), que comprende:
5 uno o más procesadores configurados para:
recibir, de una estación base, parámetros de control de potencia asociados con
la estación base que opera en un modo de dúplex completo (FD);
ajustar, basado en los parámetros de control de potencia, una potencia de transmisión
para comunicarse con la estación base; y
10 comunicarse con la estación base usando la potencia de transmisión.
2. El procesador de banda base de la reivindicación 1, en donde:
los parámetros de control de potencia comprenden una tabla de control de
potencia de transmisión (TPC) extendida que comprende 3 bits de información,
y
15 la potencia de transmisión se determina basado en los 3 bits de información.
3. El procesador de banda base de la reivindicación 1, en donde los parámetros de
control de potencia comprenden una tabla de TPC que comprende 2 bits de
información; y el uno o más procesadores se configuran además para:
determinar si se interpreta los 2 bits de información basado en una interpretación
20 heredada o basado en una reinterpretación de la interpretación heredada; y
determinar la potencia de transmisión basado en los 2 bits de información y una
de la interpretación heredada o la reinterpretación de la interpretación heredada.
4. El procesador de banda base de la reivindicación 3, en donde los 2 bits de información
se determinan basados en la reinterpretación de la interpretación heredada cuando
25 se recibe un mensaje, de la estación base, que indica que la estación base se está
comunicando en el modo de FD o está experimentando autointerferencia.

5. El procesador de banda base de la reivindicación 3, en donde los 2 bits de información se determinan basados en la reinterpretación de la interpretación heredada cuando se recibe un mensaje, de la estación base, que indica que debe usarse la reinterpretación de la interpretación heredada.
- 5 6. El procesador de banda base de la reivindicación 3, en donde la interpretación heredada y la reinterpretación de la interpretación heredada se usan basadas en un patrón de tiempo-frecuencia que indica cuándo la estación base estaría en un modo de FD.
7. El procesador de banda base de la reivindicación 1, en donde los parámetros de control de potencia comprenden un conjunto de parámetros de control de potencia de una pluralidad de conjuntos de parámetros de control de potencia, y cada conjunto de parámetros de control de potencia, de la pluralidad de conjuntos de parámetros de control de potencia, se configura para diferentes condiciones de control de potencia.
- 10 8. El procesador de banda base de la reivindicación 1, en donde los parámetros de control de potencia se reciben a través de la información de control de enlace descendente (DCI) específica del UE, DCI común de grupo (GC-DCI), un mensaje de control de recursos de radio (RRC), o un elemento de control (CE) de control de acceso de medios (MAC).
- 15 9. Un método, realizado por un equipo de usuario (UE), que comprende:
recibir, de una estación base, parámetros de control de potencia asociados con la estación base que opera en un modo de dúplex completo (FD);
ajustar, basado en los parámetros de control de potencia, una potencia de transmisión para comunicarse con la estación base; y
20 comunicarse con la estación base usando la potencia de transmisión.
- 25 10. El método de la reivindicación 9, en donde:

los parámetros de control de potencia comprenden una tabla de control de potencia de transmisión (TPC) extendida que comprende 3 bits de información, y

la potencia de transmisión se determina basado en los 3 bits de información.

- 5 11. El método de la reivindicación 9, en donde los parámetros de control de potencia comprenden una tabla de TPC que comprende 2 bits de información; y el método comprende además:

determinar si se interpreta los 2 bits de información basado en una interpretación heredada o basado en una reinterpretación de la interpretación heredada; y

- 10 determinar la potencia de transmisión basado en los 2 bits de información y una de la interpretación heredada o la reinterpretación de la interpretación heredada.