

REIVINDICACIONES

1. Un circuito integrado (100a, 100b) para un dispositivo de eyección de fluido, el circuito integrado (100a, 100b) comprende:
 - un registro de configuración (104);
 - una pluralidad de interfaces que comprenden una interfaz de modo (112), una interfaz de disparo y una interfaz de datos (110); y
 - lógica de control (102a, 102b) para habilitar la escritura en el registro de configuración (104) en respuesta a una señal en la interfaz de modo única (112) que pasa de lógica baja a lógica alta con una señal lógica alta en la interfaz de datos única (110), en donde el registro de configuración (104) sirve para recibir datos en serie desde la interfaz de datos única (110) con el registro de configuración (104) habilitado para escritura;
 - en donde la interfaz de datos única (110) es una almohadilla de contacto para ingresar datos en serie a una matriz (600) para seleccionar dispositivos de accionamiento de fluido, bits de memoria, sensores térmicos, modos de configuración y para generar datos en serie desde la matriz (600) para leer bits de memoria, modos de configuración, información de estado.
2. El circuito integrado según la reivindicación 1, en el que la lógica de control (102a, 102b) sirve para deshabilitar la escritura en el registro de configuración (104) en respuesta a una señal lógica baja en la interfaz de modo única (112).
3. El circuito integrado según la reivindicación 1 o 2, en donde la pluralidad de interfaces comprende una interfaz de disparo (114), y en donde la lógica de control (102a, 102b) es para habilitar la escritura en el registro de configuración (104) en respuesta a la señal en la interfaz de modo (112) que pasa a lógica alta con una señal lógica alta en la interfaz de datos (110) y una señal lógica baja en la interfaz de disparo (114).
4. El circuito integrado según la reivindicación 1, en donde la pluralidad de interfaces comprende una interfaz de reloj (116), y

en donde el registro de configuración (104) sirve para recibir los datos en serie desde la interfaz de datos única (110) alineados con una señal de reloj desde la interfaz de reloj (116).

5. El circuito integrado según cualquiera de las reivindicaciones 1 a 4, en el que el circuito integrado (100a, 100b) es una matriz de eyección de fluido (600).

6. Un método para acceder a una matriz de eyección de fluido (600), el método comprende:

- establecer una señal en una almohadilla de contacto de datos (110) de la matriz de eyección de fluido (600) en lógica alta;

- transicionar una señal en una almohadilla de contacto de modo (112) de la matriz de eyección de fluido (600) a lógica alta; y

- habilitar la escritura en un registro de configuración (104) de la matriz de eyección de fluido (600) en respuesta a la transición de la señal en la almohadilla de contacto de modo (112) a lógica alta con la señal en la almohadilla de contacto de datos (110) lógica alta; y

- aplicar una señal de datos en serie a la almohadilla de contacto de datos (110) para escribir datos en serie en el registro de configuración (104);

- en donde la interfaz de datos única (110) es una almohadilla de contacto para ingresar datos en serie a una matriz (600) para seleccionar dispositivos de accionamiento de fluido, bits de memoria, sensores térmicos, modos de configuración y para generar datos en serie desde la matriz (600) para leer bits de memoria, modos de configuración, información de estado.

7. El método de la reivindicación 6, que además comprende:

- transicionar la señal en la almohadilla de contacto de modo (112) a lógica baja; y

- deshabilitar la escritura en el registro de configuración (104) en respuesta a la señal lógica baja en la almohadilla de contacto de modo (112).

8. El método de la reivindicación 6 o 7, que además comprende:

- con el registro de configuración (104) habilitado para escritura, aplicar la señal de datos en serie a la almohadilla de contacto de datos (110) alineado con una

señal de reloj en una almohadilla de contacto de reloj (116) de la matriz de eyección de fluido (600).