

SISTEMA EN CHIP (SoC) - ARQUITECTURA HETEROGÉNEA**CLUSTER CORTEX-M (1a)**

Tiempo Real Crítico

Core M7

Core M4

RTOS / Control PID

NÚCLEO CORTEX-A (1b)

Aplicaciones

Core A53/A7

Linux / Free / IA

IPC

MEMORIA COMPARTIDA

Comunicación Inter-Processador (IPC)

BUSES INTERNOS: AHB | APB | AXI

**SUBSISTEMA DE
MEMORIA (1c)**

Flash NOR

Flash NAND

SRAM On-Chip

PSRAM Ext.

SMB / I2C / Configurable

PERIFÉRICOS Y COMUNICACIÓNUART
x4SPI
ROMIOI2C
x2

USB

Ethernet
DigiPortADC 24-bit
16 canalesDAC 16-bit
8 canales

GPIO | PWM | RTC | Timers | Watchdog

**TEMPORIZACIÓN
Y SINCRONIZACIÓN**RTC
DS3231Clock
32.768kHzBatería Respaldo
CROSST